

ÖNEMLİ AÇIKLAMALAR

- 1- Proje teslimi için son tarih **10 MAYIS**'tır.
- 2- Projeyi teslim eden **ilk 10 kişi** değerlendirmeye alınacaktır.
- 3- Proje 100 puan üzerinden değerlendirilecektir.
- 4- Projeyi teslim edenler final lab. sınavına girmeyecek olup proje üzerinden not değerlendirilmesi yapılacaktır.
- 5- Proje ile ilgili 2-3 sayfalık rapor hazırlanacaktır. Rapor şu bilgileri içermelidir:
 - i. Böyle bir sistemin neden kullanılması gerektiği
 - ii. Hangi uygulamalarda kullanıldığı
 - iii. Sistem içerisindeki her bir yapının ne amaçla kullanıldığı (Clarke, Park dönüşümleri vb.)
 - iv. Simulink modeli
 - v. Şebeke geriliminin genlik (tepe değer), faz açısı ve frekans grafikleri ile Clarke ve Park dönüşümleri sonrası elde edilen sinyallerin grafikleri

KONTROL SİSTEMLERİ-2 LAB. PROJESİ

Klasik Faz kilitleme döngüsü yöntemi (Synchronous Reference Frame-Phase Locked Loop, SRF-PLL) Simulink'te modelleneyecektir.

NOT-1: Türkçe yazılmış makaleyi inceleyiniz.

NOT-2: *Google Akademik* web sitesinden de bu konu ile alakalı makale tarayabilirsiniz. Türkçe makale çok fazla yok. İngilizce aratarsanız birçok makaleye erişebilirsiniz.

www.scholar.google.com.tr